|  |  |  |
| --- | --- | --- |
| **모집분야** | **모집인원** | **담당업무/자격요건 및 우대사항** |
| **Analog 회로설계** | **0명** | **담당업무**  - Analog IP 개발 및 적용  - ADC, Amplifier, DC-DC Converter 등 저전력/초고속 Analog 회로설계  - RF transceiver IC 설계(BLE, Wifi, 5G 등 기술 보유자 우대)  **자격요건**  - 경력 : 신입/경력  - 대학교 4년제 학사 졸업 이상(전자/전기/반도체 공학 전공)  **우대사항**  - 해당 직무 근무 경험 및 대내외 활동 경험자 우대  - 회로 개발 관련 Tool(Cadence/Synopsys/Mentor Tool 등) 역량 보유자 우대  - 직무와 관련된 논문 및 특허 출원 이력 보유자 우대 |
| **Digital 회로설계** | **0명** | **담당업무**  - Digital IP 개발 및 적용  - 디바이스 드라이버, 커널, 전력관리, 전송 프로토콜, 펌웨어 등 개발 및 최적화  - 제품별 기능 구현 및 분석/평가를 위한 FPGA 설계  **자격요건**  - 경력 : 신입/경력  - 대학교 4년제 학사 졸업 이상(전자/전기/반도체, 컴퓨터공학 전공)  **우대사항**  - 해당 직무 근무 경험 및 대내외 활동 경험자 우대  - 프로그래밍 언어(Verilog/C 등)를 사용하여 H/W Design 프로젝트가 가능한 자  - 직무와 관련된 논문 및 특허 출원 이력 보유자 우대 |
| **Software 개발** | **0명** | **담당업무**  - 제품의 요구사항에 부합하는 S/W개발  - Firmware, Protocol, Device Driver, S/W platform 개발  **자격요건**  - 경력 : 신입/경력  - 대학교 4년제 학사 졸업 이상(전자/전기/반도체, 컴퓨터공학 전공)  **우대사항**  - 해당 직무 근무 경험 및 대내외 활동 경험자 우대  - 프로그래밍 언어(C/C++/C#/Python 등) 및 알고리즘 문제해결 역량 보유자  - Embedded 시스템 및 ARM Architecture 역량 보유자 우대 |

**모집부문 및 자격요건**

**지원자격**

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| |  |  | | --- | --- | | **학력** | 학사 이상(졸업예정자 가능) | | **성별** | 무관 | | **연령** | 무관 | |  |

**근무조건 및 근무환경**

|  |  |
| --- | --- |
| **근무형태** | 정규직(수습기간 2개월) |
| **근무요일/시간** | 주 5일(월~금) 오전 9시~오후 6시 |
| **근무지역** | 경기 - 수원시 장안구 |
| **급여** | 면접 후 결정(대기업 수준) |
| **회사주소** | (16419) 경기 수원시 장안구 서부로 2066, 성균관대학교 산학협력센터 |
| **인근전철** | 서울 1호선 성균관대 에서 1km 이내 |
|  |  |
|  |  |

**전형절차 및 제출서류**

|  |  |
| --- | --- |
| **전형절차** | 서류전형  1차면접  최종합격 |
| **제출서류** | 이력서(희망 연봉 기재) |

**접수기간 및 방법**

|  |  |
| --- | --- |
| **접수기간** | 2020년 10월 20일 (화) 09시 ~ 2020년 11월 20일 (금) 18시 |
| **이력서양식** | 자유 이력서 |
| **접수방법** | 입사지원 및 email 접수  email 접수, skaichips@skaichips.co.kr, hara1015@skaichips.co.kr |

**기타 유의사항**

|  |  |
| --- | --- |
| 입사지원 서류에 허위사실이 발견될 경우, 채용확정 이후라도 채용이 취소될 수 있습니다. |  |
| 서류 제출 시 지원분야를 이력서 및 메일 등에 명시해 주시기 바랍니다. |  |
|  |  |